

# 職務経歴書

2015年4月9日現在

氏名：ワーク太郎

## ■職務経歴概要

20XX年に株式会社 AAAAAAA へ入社し、約〇年間、主に携帯電話基板設計に携わり回路設計の経験を有しております。詳細回路設計、検証までを一通り経験、また製品の試作工程から量産工程までのフローの一貫性を経験しております。

## ■得意とする経験・分野・スキル

- ・回路設計～検証～試作工程～量産工程まで多岐の分野までにわたり経験
- ・アナログ回路設計経験が豊富
- ・部品系、制御系、発熱系など広い分野(機能)の設計・評価を経験
- ・静電気/雷サージ評価、ノイズ評価の経験

## ■会社履歴

期間	会社名
20XX年XX月～現在	株式会社 AAAAAAA

## ■職務経歴詳細

### 株式会社 AAAAAAA 20XX年XX月～現在

事業内容：機械、電気・電子、ソフトウェアなどの受託開発

従業員数：〇〇〇名

資本金：〇〇〇万円

期間	業務内容	職位
20XX年XX月～ 20XX年XX月	業務用プリンターのリワーク作業  ・製品のデバッグ/リワーク →プリンターの調整作業を行う	チーム4名 職位：メンバー(デバッグ)
20XX年XX月～ 20XX年XX月	軍用通信機器の開発  ・回路シンボル作成 →使用する部品のライブラリ作成  ・回路図作成 →仕様に基づき回路図作成	チーム4名 職位：メンバー(設計)
20XX年XX月～ 20XX年XX月	携帯電話基板回路設計・評価  ・回路図作成(アナログ回路設計技術、デジタル回路設計技術)→仕様に基づき回路設計、回路図作成  ・製品内の全てのコネクタ選定/評価 →メーカー選定から始まり価格交渉部品評価を行う  ・照度センサーICを使用した照度調整回路検討/評価 →メーカー選定から始まり価格交渉部品評価、実使用時の照度切り替えの検討、評価を行う  ・キー照光の検討/官能評価 →LEDのメーカー選定から照度センサーと連動して適切な明るさになるようにLED電流調整及び視認性の評価を行う  ・製品ESD評価(ESD対策ノウハウ) →必要な試験項目の検討、それに沿った評価を行う 不具合箇所が発生した際はその対策・検討を実施	チーム10名 職位：メンバー(設計・評価)

<p>20XX年XX月 ～ 20XX年XX月</p>	<p>携帯電話基板回路設計・評価</p> <ul style="list-style-type: none"> <li>・回路図作成(アナログ回路設計技術、デジタル回路設計技術) →仕様に基づき回路設計、回路図作成</li> <li>・キーインターフェイス回路検討/評価 →仕様に基づき回路検討及び評価を行う</li> <li>・SIMカード周り回路検討/評価 →仕様に基づき回路検討及び評価を行う</li> <li>・USBスイッチICの回路検討/評価 →仕様に基づき回路検討及び評価を行う</li> <li>・基板のAW指示(パターン指示)</li> </ul>	<p>チーム10名 職位:メンバー(設計・評価)</p>
<p>20XX年XX月 ～ 20XX年XX月</p>	<p>携帯電話基板回路設計・評価</p> <ul style="list-style-type: none"> <li>・回路図作成(アナログ回路設計技術、デジタル回路設計技術) →仕様に基づき回路設計、回路図作成</li> <li>・温度センサーの回路検討/評価(発熱対策ノウハウ) →温度測定用サーミスタ抵抗の検討、バラつき確認、温度補正を行う</li> <li>・製品発熱検討/評価(発熱対策ノウハウ) →製品発熱に伴う、温度低減の検討、評価 発熱する IC付近に配置するサーミスタ抵抗を配置し、 システム全体として発熱低減を実施</li> <li>・基板のAW指示(パターン指示)</li> </ul>	<p>チーム10名 職位:メンバー(設計・評価)</p>
<p>20XX年XX月 ～ 20XX年XX月</p>	<p>セキュリティ装置回路設計・評価</p> <ul style="list-style-type: none"> <li>・回路図作成(アナログ回路設計技術、デジタル回路設計技術) →仕様に基づき回路設計、回路図作成</li> <li>・CPU、SDRAM、FPGA、DC/DC回路検討/評価 (アナログ回路設計技術、デジタル回路設計技術) →各デバイスの仕様を満足するように回路検討及び評価を行う</li> <li>・発熱・発火評価 →製品の発熱及び部品短絡時の安全性確認を行う不具合箇所が発生した際は その対策・検討を実施</li> <li>・製品のESD評価(ESD対策ノウハウ) →必要な試験項目の検討、それに沿った評価を行う 不具合箇所が発生した際はその対策・検討を実施</li> <li>・製品の雷サージ評価(ESD対策ノウハウ) →必要な試験項目の検討、それに沿った評価を行う 不具合箇所が発生した際はその対策・検討を実施</li> <li>・製品のVCCI評価(アナログ回路設計技術) →必要な試験項目の検討、それに沿った評価を行う 不具合箇所が発生した際はその対策・検討を実施</li> <li>・基板のAW指示(パターン指示)</li> </ul>	<p>チーム4名 職位:メンバー(設計・評価)</p>

## ■スキル/テクニカルスキル

- ・アナログ回路設計技術
- ・デジタル回路設計技術
- ・ESD 対策ノウハウ
- ・発熱対策ノウハウ
- ・ボード回路設計技術(Cadence 社 Orcad)
- ・ボード回路設計技術(図研社 CR5000)
- ・BD(図研社 BoardDesigner) ※閲覧程度のレベル
- ・RootProCAD5(RootPro 社) ※閲覧程度のレベル
- ・オシロスコープを使用した検証、解析 (横河、Tektronix)
- ・ロジックアナライザを使用した検証、解析 (Tektronix)
- ・PC スキル Excel(関数利用、グラフ作成)、PowerPoint(簡単な資料作成)、Word(簡単な資料作成)

## ■資格

- ・20XX 年 ○月 普通自動車免許第一種
- ・20XX 年 ○月 TOEIC ○○○点

※現在の語学レベル：英語を使用した実務経験 ○年

主に技術マニュアルの読解等、日常会話程度のレベル

## ■自己 PR

### 回路設計～検証～試作工程～量産工程、多岐の分野までにわたり経験があること

主に、携帯電話のハードウェア設計に携わってまいりました。携帯電話の設計と言いましても一つの分野(機能)ではなく部品系、制御系、発熱系、評価では通常の検証に加え静電気等多岐にわたった経験を経て、回路設計～検証～量産工程まで、一通りの経験が御座います。

回路設計においてはアナログ回路設計経験が長く、また、自ら静電気/雷サージ評価、ノイズ評価等を経験しておりますので、製品の詳細設計段階から、誤動作、破壊が発生しないように対策を考慮した回路設計は周りからも評価されております。

### 常に意識を持ち仕事に取り組んできたこと

携帯電話基板回路設計に携わっていた時期が長く、製品開発にあたり、関わる部署が多い為、他部署を含めコミュニケーションを常に高く意識し、効率よく円滑に進められるように取り組んできました。

常に関係者とは密なコミュニケーション、会話をし、お互いの意思疎通を図ることで、関係者一丸となり、よりよい製品開発に取り組み、また、不測の事態が発生した際も、迅速に対応可能な連携を構築し、持ち前の柔軟性を駆使し、臨機応変に対応してきました。

以上